



تاریخ:

شماره:

به: اداره تحصیلات تکمیلی دانشکده برق و رایانه

با سلام

نظر به درخواست مورخ ۸۹/۱۰/۱۲، جلسه دفاعیه پایان نامه کارشناسی ارشد به شرح ذیل مورد تایید اینجانب می باشد.

دانشجو علی محمدزاده رشته مهندسی برق الکترونیک کد آموزشی ۸۷۰۰۲۹۸۴۳ و کد پایان نامه ۲۱۴۴۰۱۱۹۸۸۱۰۱۰

تحت عنوان طراحی یک مبدل آنالوگ به دیجیتال زمان پیوسته سیگما دلتا در تکنولوژی CMOS در تاریخ ۸۹/۱۰/۱۹ ساعت ۸:۳۰ صبح

استاد مشاور:

استاد راهنما: جناب آقای دکتر احمد آیت الهی

هیات داوران: - جناب آقای مهندس علی شاه حسینی

- جناب آقای دکتر فرزاد رضوی

دکتر حمیدرضا رشیدی کنگان

مدیر گروه کارشناسی ارشد برق - الکترونیک

صور تجلسه دفاع

با تاییدات خداوند متعال جلسه دفاع از پایان نامه کارشناسی ارشد فوق با حضور استاد راهنما، مشاور و هیات داوران در دانشگاه آزاد اسلامی قزوین تشکیل گردید. در این جلسه، پایان نامه با موفقیت مورد دفاع قرار گرفت.

نامبرده نمره (از ۱۸ نمره) به عدد ۱۷/۱ بابت دفاع از پایان نامه دریافت نمود.

امضاء	استاد مشاور:	امضاء	استاد راهنما: جناب آقای دکتر احمد آیت الهی
			هیات داوران:
امضاء			- جناب آقای مهندس علی شاه حسینی
امضاء			- جناب آقای دکتر فرزاد رضوی
امضاء			نماینده تحصیلات تکمیلی دانشکده: سرکار خانم مهندس زینت اسدی

نامبرده نمره (از ۲ نمره) به عدد بابت ارائه مقاله دریافت نمود. (نمره خسته)

در مجموع موفق به کسب نمره به عدد به حروف هفتاد و یک و با امتیاز گردید.

معاون آموزشی پژوهشی دانشکده: جناب آقای دکتر محمد	امضاء	مدیر گروه: جناب آقای دکتر حمیدرضا رشیدی کنگان	امضاء
دوسرانیان مقدم	امضاء		
معاون پژوهشی دانشگاه: جناب آقای دکتر اسماعیل مهدی زاده	امضاء	رئیس دانشکده: جناب آقای دکتر میبیدی	امضاء
	امضاء		